



УНИВЕРЗИТЕТ У БЕОГРАДУ

ЕЛЕКТРОТЕХНИЧКИ ФАКУЛТЕТ

Булевар краља Александра 73, П.Ф. 35-54, 11120 Београд, Србија

Тел: +381 11 3248464, Факс: +381 11 3248681

На основу члана 30 Закона о високом образовању („Сл. Гласник РС“ бр. 76/05, 100/07 – аутентично тумачење, 97/08, 44/10, 93/12, 89/13 и 99/14), члана 103 Статута Универзитета у Београду („Гласник Универзитета у Београду“ бр. 162/11 – пречишћен текст, 167/12, 172/13 и 178/14), члана 79 Статута Електротехничког факултета Универзитета у Београду и члана 48 Правилника о докторским студијама Електротехничког факултета Универзитета у Београду, Наставно-научно веће на седници од 19.01.2022. године, донело је

ОДЛУКУ

Именује се Комисија за усмену одбрану и усваја реферат Комисије у саставу: др Дејан Тошић, редовни професор, Електротехнички факултет у Београду, др Владимир Арсоки, ванредни професор, Електротехнички факултет у Београду, др Анђелија Илић, виши научни сарадник, Институт за физику у Београду, др Милош Вујисић, ванредни професор, Електротехнички факултет у Београду, др Душан Грујић, доцент, Електротехнички факултет у Београду, о прегледу и оцени докторске дисертације под насловом: **„Примјена мемристора у реализацији микроталасних пасивних кола“** кандидата **Иве Марковића, мастер инж.електротехнике и рачунарства.**

Реферат се упућује на разматрање Већу научних области техничких наука, које је одлуком 61206-1702/1-20 од 15.06.2020. године дало сагласност на предлог теме докторске дисертације.

Радови објављени у међународним часописима (M20):

Категорија M20

[1] **I. Marković**, M. Potrebić, D. Tošić, “Memristors as Candidates for Replacing Digital Potentiometers in Electric Circuits”, *Electronics*, vol. 10, no. 2, Jan. 2021. DOI: 10.3390/electronics10020181, ISSN 2079-9292, IF(2020): 2.397, **M22**.

Цитат:

T. Wey, E. Crippen, “On Memristor Modeling for a VGA Application”, in *Proc. IEEE International Midwest Symposium on Circuits and Systems (MWSCAS)*, Lansing, MI, USA, pp. 958-961, 9-11 Aug. 2021.

[2] **I. Lj. Marković**, M. M. Potrebić, D. V. Tošić, “Main-line memristor mounted type loaded-line phase shifter realization”, *Microelectronic Engineering*, vol. 185-186, pp. 48-54, 2018. DOI: 10.1016/j.mee.2017.11.005, ISSN: 0167-9317, IF(2018): 1.654, **M22**.

Цитати:

L. Xue, H. Dong, W. Luo, J. Ge, Huan Liu, “Design of the self-oscillating loop of the optically pumped cesium magnetometer”, *Journal of Physics: Conference Series*, vol. 1754, *3rd International Symposium on Power Electronics and Control Engineering (ISPECE 2020)*, 27-29 November 2020, Chongqing, China.

Mahyar Zeinalpour, *Reconfigurable Array Antennas focusing on Beam Forming Network and Phase Shift*, Master of Science Thesis, Politecnico di Torino, 2018.

Категорија M24:

[3] **I. Marković**, M. Potrebić, D. Tošić, Z. Cvetković, “Comparison of memristor models for microwave circuit simulations in time and frequency domain”, *Facta Universitatis, Series: Electronics and Energetics*, vol. 32, no. 1, pp. 65-74, 2019. DOI: 10.2298/FUEE1901065M, ISSN: 0353-3670, **M24** (2018).

Одлуку доставити Универзитету у Београду ради давања сагласности на исту.

Председник Наставно-научног већа

Проф. др Дејан Гвоздић